



AGL RHSA-EG Step2 RFQ Review 2019/8/05

Agenda

- RFQ内容の説明(要点のみ)
- RFQの配布先について
- 今後のスケジュール
- 課題

RFQ内容の説明

2. Deliverables

Deliverables	Remarks
Hardware samples	Minimum of 10 units. Please provide <u>quotations for building 20 or more units</u> as well.
Hardware Interface specification documents	Connector specification, Terminal specification, Signal specification
BSP (Board Support Package)	Device Driver source code and build scripts using a Yocto layer that can easily be added to the AGL Unified Code base. Procedure manual to build software

※Hardware SampleとHardware Interface Specification DocumentはNDAなしでAGLコミュニティ内に開示可能とする

RFQ内容の説明

2.1.1. Design Review RFQ回答に対するレビュー

The contractor shall conduct a design review of their chosen design with the AGL Reference Hardware and System Architecture Expert Group and System Architecture Team. The design review will provide a detailed Bill of Materials for the chosen design and will also allow the review team to determine which trade offs are appropriate for the chosen design when there is a question of cost versus functionality versus schedule that must be decided. The design review will be scheduled by the contractor and AGL Development Manager and may be held in-person or via conference call.

RFQ内容の説明

Function	Specifications
Input Power	DC 12V (10.5~16V)
Current Consumption	Under 10A
Operating Temperature	-10~+60°C
SoC	Renesas H3 or equivalent
ROM	32GByte
RAM	4GByte
Video Out	HDMI
Video In	HDMI
Audio Out	Analog
Audio In	Analog
WiFi	IEEE802.11b/11g/11n
Bluetooth	Ver4.1 LE
GNSS	BeiDou, Galileo, GLONASS, GPS / QZSS
CAN	CAN-FD
Ethernet	1000Base-T
UART	I2C, LIN
USB	USB 3.0 Host USB 3.0 OTG USB 3.0 Device USB 3.1 C PD (may be quoted as a separate option)
SD Card	SDHC / SDXC

SATとの協議
で追加

RFQの配布先

RHSAのレゴブロックアーキテクチャ構想に基づき、パナソニック社は試作を開発済み。

コスト、納期を考えると、パナソニック社に委託するのが妥当と判断し、RFQは**パナソニック社のみ**に発行予定。

今後のスケジュール

3. Milestones

RFQ Issued:	8/1/2019	SAT F2F @ San Diego
RFQ Response Due:	8/19/2019	
Design Review:	8/22/2019	契約
Delivery due date:	10/31/2019	
Final BSP and Documentation Acceptance inspection date:	12/15/2019	

RFQ発行後のAGL SATとの調整は委託先に対応いただく。
必要に応じて、RHSA EGとしてサポート。

課題

- 当初の設計に比べ、ハードウェアインターフェイスの種類、数が増加している。
- それに伴い、開発費が想定額(\$300,000-)を上回る可能性が高い。(EG全体の予算は\$360,000-)
- RFQの回答を受け、今回の業務委託でどこまで実現するかを、SAT含め協議し決定する。
- 今回の業務委託で実現できない要件は、来期に実現できるよう、ABで予算を申請する。
- インターフェース仕様を開示するので、来期の委託先は改めて選定する。